Introdução aos Formalismos para Modelagem de Sistemas Concorrentes

Por
Paulo Maciel
Centro de Informática
Universidade Federal de Pernambuco

Objetivo

- Apresentar alguns formalismos para a modelagem de sistemas concorrentes.
- Descrever as principais características destes modelos.
- Modelagem de Problemas.
- Ressaltar as pontencialidades destes modelos.

Metodologia

- Aulas expositivas
- Seminários onde serão discutidos em sala os assuntos sugeridos. Para cada um dos temas será fornecido material de estudo.
- Aulas práticas.
- Desenvolvimento de estudo de casos.

Avaliação

- Listas
- Seminários
- Trabalho Final (*draft* de artigo)

Bibliografia Básica

- Intoduction to Discrete Event Systems, Cassandras and Lafortune, Kluwer, 2008.
- Concurrency: State Models & Java Programs, 2nd Edition byJeff MageeandJeff Kramer John Wiley & Sons 2006
- Uma Introdução às Redes de Petri. Paulo Maciel, Rafael Lins, Paulo Cunha, Escola de Computação, 1996.
- Lectures Notes on Petri Nets I, Basic Models. Springer Verlag, 1998.
- Lectures Notes on Petri Nets II, Applications. Springer Verlag, 1998.

Classificação dos Modelos

- O que é um sistema?
- O que é um modelo?

Classificação dos Sistemas

- Estáticos
- Dinâmicos
  - Variantes no Tempo
  - Invariantes
    - Estado Contínuo
    - Estado Discreto
      - Tempo Discreto — Determinísticos
      - Tempo Contínuo — Probabilístico

Classificação dos Sistemas

Classificação dos Modelos

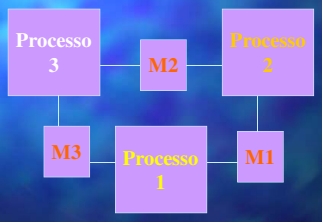
- Modelos Baseados em Estado
  - Consideram apenas os estados para modelar e se referir as propriedades do sistema.
  - Maioria das lógicas temporais, autômatos
- Modelos Baseados em Ações
  - Consideram apenas as ações para modelar e se referir as propriedades dos sistemas.
  - As álgebras de processos: CCS, CSP, COSY, FSP
- Modelos Heterogêneos
  - Consideram ações e estados.
  - Redes de Petri

Motivação

- Considere uma situação onde se deseja representar de forma precisa o comportamento de um sistema de manufatura, responsável pela fabricação de três tipos de produtos diferentes.
- A realização das atividades de manufatura de cada produto é denominada um processo. Estes processos podem ser executado paralelamente.
- O ambiente de manufatura disponibiliza três máquinas (recursos) para realização das atividades dos processos.
- Cada par de processos compartilha entre si uma máquina.
- E cada processo precisa simultaneamente de duas máquinas para realização de uma determinada atividade.

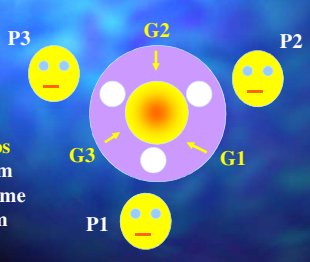
Motivação

- Estrutura do Problema



Motivação

- O Problema Jantar dos Filósofos



Filósofos
- Pensam
- Tem fome
- Comem

Como especificar adequadamente este problema de forma que o modelo obtido não trave (*deadlock*) e que todos os filósofos tenham oportunidade de comer ?

Apresentacão

- **LTS – Sistema de Transição Rotulado, Máquinas ou Autômatos** *(Labeled Transitions Systems)*
- **FSP** – *Finite Sequential Process*
- **Redes de Petri**

Apresentacão

- Máquinas de Estados Finitos *(Finite State Machines)*
- LTS – Sistema de Transição Rotulado *(Labeled Transitions Systems)*
- CSP – *Communicating Sequential Process*
- Estruturas Traces
- Redes de Petri

Máquinas de Estados, Autômatos ou Sistemas de Transição Rotulados

Máquinas de Estados

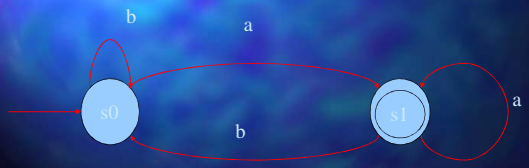
- Máquina de Estados Determinística
- Máquina de Estados Não-Determinística
- Máquina de Estados Finitos Não-Determinísitca
- Máquinas de Estados Finitos Determinística
  - Máquina de Estados Finitos Determinística com Entradas e Saídas

Máquina de Estados Determinística

- SM= (S,E,f,Γ, s_0,S_m)
  - S – Conjunto de estados
  - $s_0 \in S$– Estado inicial
  - E – Alfabeto (conjunto de eventos)
  - $f : S \times E \rightarrow S$ – Função de próximo estado
  - $\Gamma : S \rightarrow 2^E$ – Função dos eventos factíveis
  - $S_m \subseteq S$ - Conjunto de estados marcados

Máquina de Estados Determinística

$S=\{s0,s1\}$, $E=\{a,b\}$, $f(s0,a) = s1$, $f(s0,b) = s0$, $f(s1,a)=s1$, $f(s1,b)=s0$, $\Gamma(s0) = \{a,b\}$, $\Gamma(s1) = \{a,b\}$, $S_m=\{s1\}$



Máquina de Estados Determinística

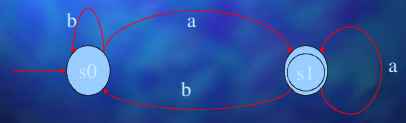
- Linguagem Gerada

  $L(SM) = \{st \in E^* \mid f(s_0, st) \text{ é definida}\}$

  se f for uma função total então L(SM) = E*

- Linguagem Marcada

  $Lm(SM) = \{st \in L(SM) \mid f(s_0, st) \in S_m\}$



Lm(SM) = {a, aa, ba, aaa, aba, ...}
L(SM)= E*

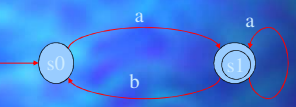
Máquina de Estados Determinística

- Duas Máquinas de Estados SM1 e SM2 são ditas equivalentes se

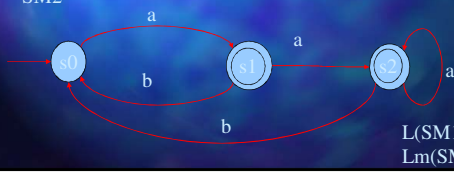
L(SM1) = L(SM2)
Lm(SM1) = Lm(SM2)

Máquina de Estados Determinística

SM1



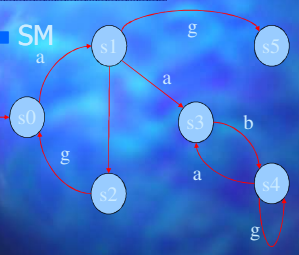
SM2



L(SM1) = L(SM2)
Lm(SM1)=Lm(SM2)

Máquina de Estados Determinística

- SM



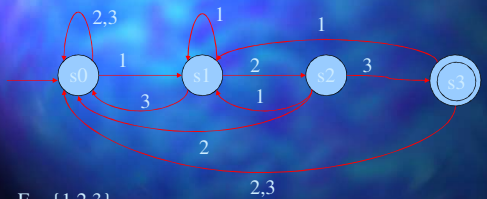
•Deadlock - Estado s5

•Livelock - Estados s3, s4

•Alcançabilidade - Um estado sn é alcançável de s0 se existe um conjunto de eventos que realizados a partir de s0 levam a sn.
s4 ∈ R(s0)
s0 ∉ R(s4)

Máquina de Estados Determinística

- Detector de Seqüência 123



E = {1,2,3}

Máquina de Estados Determinística

Sistema de Fila

Neste ambiente, os usuários chegam e solicitam acesso a um servidor. Caso o servidor esteja ocupado, os usuários devem aguardar na fila.Quando o usuário completa a operação solicitada, ele sai do sistema e o próximo usuário da fila é servido imediatamente.

Podemos modelar este problema com um automata (máquina) de estados infinitos.

Os eventos que dirigem o sistema são:

a : chegada de um usuário
d: saída de um usuário

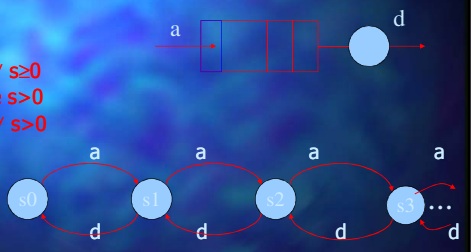
Portanto,

E={a,d}
S={0,1,2,...}
f(s,a) = s+1, ∀ s≥0
f(s,d) = s-1, se s>0
Γ(s) = {a,d}, ∀ s>0
Γ(0) = {a}

Máquina de Estados Determinística

Sistema de Fila

E={a,d}
S={0,1,2,...}
f(s,a) = s+1, ∀ s≥0
f(s,d) = s-1, se s>0
Γ(s) = {a,d}, ∀ s>0
Γ(0) = {a}



Máquina de Estados Determinística

Sistema de Fila

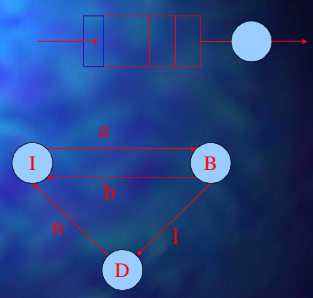
Para este mesmo sistema, vamos focar o estado do servidor. Vamos assumir que o servidor pode estar desocupado (I), ocupado (B) ou quebrado (D). Assumi-se que quando o servidor está quebrado, o usuário em serviço é perdido. Portanto, após o reparo, o servidor está desocupado. Os eventos são: serviço começa (a), serviço finaliza (b), servidor quebra (l) e servidor é reparado (n).

E={a,b,l,n}
S={I,B,D}
f(I,a) = B, f(B,b) = I,
f(D,n) = I, f(B,l) = D,
Γ(I) = {a}, Γ(B) = {b,l},
Γ(D) = {n}

Máquina de Estados Determinística

Sistema de Fila

E={a,b,l,n}
S={I,B,D}
f(I,a) = B, f(B,b) = I,
f(D,n) = I, f(B,l) = D,
Γ(I) = {a}, Γ(B) = {b,l},
Γ(D) = {n}
.



Máquina de Estados Não-Determinística

- $SM_{nd} = (S, E \cup \{\varepsilon\}, F, \Gamma, s_0, S_m)$
  - S – Conjunto de estados
  - $s_0 \in S$ – Estado inicial
  - E – Alfabeto (conjunto de eventos)
  - $F : S \times E \times S$ – Relação de próximos estados
  - $\Gamma : S \rightarrow 2^E$ - Função dos eventos factíveis
  - $S_m \subseteq S$ - Conjunto de estados marcados

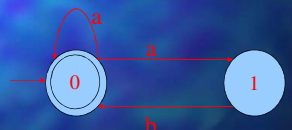
Por quê utilizar?

1. Desconhecimento sobre determinadas atividades ou necessidade de abstração
2. É possível obter um automata de menor número de estados.

Máquina de Estados Não-Determinística

- $SM_{nd} = (S, E \cup \{\varepsilon\}, F, \Gamma, s_0, S_m)$

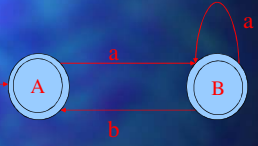
S={0,1}
E={a,b}
F(0,a) = {0,1}
F(1,b) = {0}
Γ(0) = {a}
Γ(1) = {b}



Máquina de Estados Não-Determinística

- Máquina determinísitca equivalente

$SM_{nd} = (S, E, f, \Gamma, s_0, S_m)$
S={A,B}
E={a,b}
f(A,a) = B
f(B,a) = A, f(B,b) = A
Γ(A) = {a}
Γ(B) = {a,b}



Máquinas não-determinísticas podem ser convertidas em máquinas deteminísticas.

Máquina de Estados
-Algumas Operações-

- Partes Acessíveis (*Reachable*)

$SM = (S, E, f, s_0, S_m)$

$Rc(SM) = (S_{rc}, E, f_{rc}, s_0, S_m^{rc})$

$S_{rc} = \{s \in S \mid \exists\, st \in E^* \text{ que } f(s_0, st) \text{ esteja definida}\}$

$S_m^{rc} = S_m \cap S_{rc}$

$f_{rc} = f|_{Src \times E \to Src}$ é a função f com o domínio restrito a (S_{rc}, E)

Nós vamos assumir que as máquinas tratadas aqui são acessíveis.

Máquina de Estados
-Algumas Operações-

- Composição Paralela

$SM_1 = (S_1, E_1, f_1, \Gamma_1, s_0^1, S_m^1)$

$SM_2 = (S_2, E_2, f_2, \Gamma_2, s_0^2, S_m^2)$

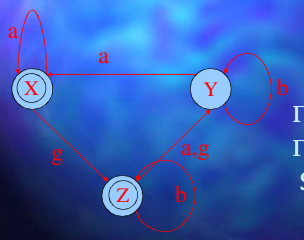
$SM_1 || SM_2 = Rc(S_1 \times S_2, E_1 \cup E_2, f_{1||2}, \Gamma_{1||2}, (s_0^1, s_0^2), S_m^1 \times S_m^2)$

$$f_{1||2}((s_1, s_2), e) = \begin{cases} (f_1(s_1, e), f_2(s_2, e)) & \text{se } e \in \Gamma_1(s_1) \cap \Gamma_2(s_2) \\ (f_1(s_1, e), s_2)) & \text{se } e \in \Gamma_1(s_1) \setminus E_2 \\ (s_1, f_2(s_2, e)) & \text{se } e \in \Gamma_2(s_2) \setminus E_1 \\ \text{indefinido} & \text{caso contrário} \end{cases}$$

$\Gamma_{1||2}(s_1, s_2) = \{\Gamma_1(s_1) \cap \Gamma_2(s_2)\} \cup \{\Gamma_1(s_1) \setminus E_2\} \cup \{\Gamma_2(s_2) \setminus E_1\}$

Máquina de Estados
-Algumas Operações-

- Composição Paralela

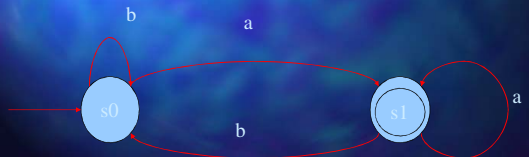


S={X,Y,Z}, E={a,b,g},
f(X,a) = X, f(X,g) = Z,
f(Y,a)=X, f(Y,b)=Y,
f(Z,b)=Z,
f(Z,a)=f(Z,g)=Y
Γ(X) = {a,g}, Γ(Y) = {a,b},
Γ(Z) = {a,b,g}
S_m={X,Z}

Máquina de Estados
-Algumas Operações-

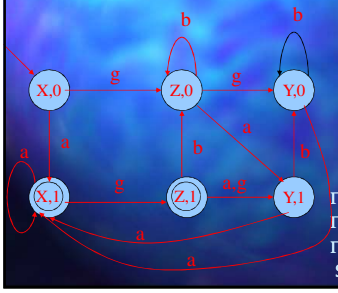
- Composição Paralela

S={s0,s1}, E={a,b}, f(s0,a) = s1,
f(s0,b) = s0, f(s1,a)=s1, f(s1,b)=s0,
Γ(s0) = {a,b}, Γ(s1) = {a,b}, S_m={s1}



Máquina de Estados
-Algumas Operações-

- Composição Paralela



S={(X,0),(X,1),(Y,0),(Y,1),(Z,0),(Z,1)}
E={a,b,g},
f((X,0),a) = (X,1), f((X,0),g) = (Z,0)
f((X,1),a) = (X,1), f((X,1),g) = (Z,1)
f((Y,0),a)=(X,1), f((Y,0),b)=(Y,0),
f((Y,1),a)=(X,1), f((Y,1),b)=(Y,0),
f((Z,0),b)=(Z,0),
f((Z,0),a)=f((Z,1),g)= f((Z,1),a)= (Y,1)
f((Z,1),b)= (Z,0)
Γ(X,0) = Γ(X,1) = {a,g},
Γ(Y,0) = Γ(Y,1) = {a,b},
Γ(Z,0) = Γ(Z,1) = {a,b,g}
S_m={(X,1),(Z,1)}

Máquina de Estados
-Algumas Operações-

- Composição Paralela

Se $E_1 = E_2$, todos os eventos de $SM_1||SM_2$ serão sincronizados

Se $E_1 \cap E_2 = \varnothing$, não se tem eventos sincronizados. Tem-se a concorrência, com nenhum sincronismo (*interleaving* dos eventos de SM_1 e SM_2)

Máquina de Estados
-Algumas Operações-

- Produto

$SM_1 = (S_1, E_1, f_1, \Gamma_1, s_0^1, S_m^1)$

$SM_2 = (S_2, E_2, f_2, \Gamma_2, s_0^2, S_m^2)$

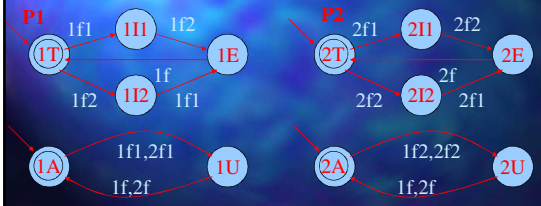
$SM_1 \times SM_2 = Rc(S_1 \times S_2, E_1 \cap E_2, f_{1\times2}, \Gamma_{1\times2}, (s_0^1, s_0^2), S_m^1 \times S_m^2)$

$$f_{1\times2}((s_1, s_2), e) = \begin{cases} (f_1(s_1,e), f_2(s_2,e)) & \text{se } e \in \Gamma_1(s_1) \cap \Gamma_2(s_2) \\ \text{indefinido} & \text{caso contrário} \end{cases}$$

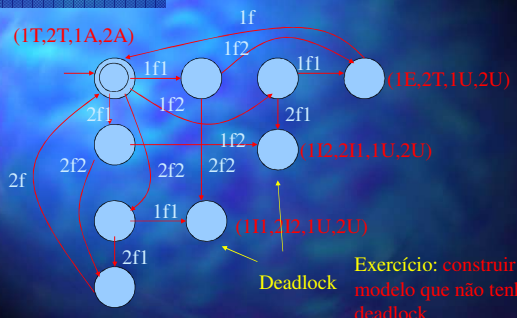
$\Gamma_{1\times2}(s_1, s_2) = \Gamma_1(s_1) \cap \Gamma_2(s_2)$

Máquina de Estados
- Problema dos Filósofos -

- Suponhamos dois Filósofos P1 e P2. Cada filósofo ou está pensando ou comendo. Os eventos *if* significam o filósofo *i* pega o garfo *j* e os evento *jf* significam o filósofo *j* libera os garfos.



Máquina de Estados
- Problema dos Filósofos -



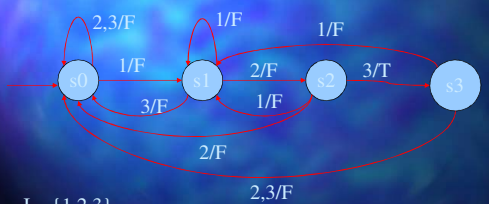
Exercício: construir um modelo que não tenha deadlock

Finite State Machine
Modelo Mealy

- SM= (S,I,O,f,h)
  - S – Conjunto de Estados
  - $s_0 \in S$– Estado inicial
  - I – Alfabeto de entrada
  - O – Alfabeto de saída
  - $f : S \times I \rightarrow S$ – Função de próximo estado
  - $h: S \times I \rightarrow O$ – Função de saída

Finite State Machine
Modelo Mealy

- Detector de Seqüência 123

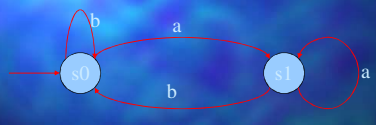


I = {1,2,3}
O={F,T}

Finite State Machine

- Linguagem Gerada

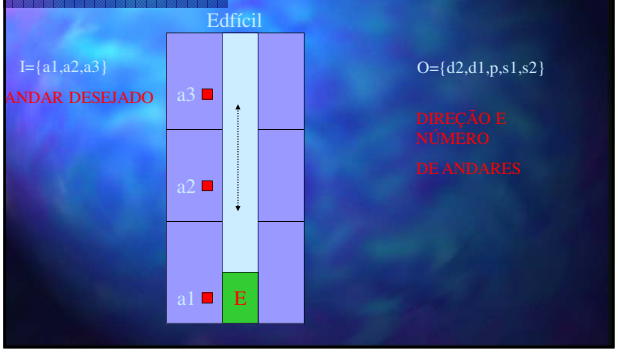
$L(SM) = \{i_k \in I \mid f \text{ é definida}\}$



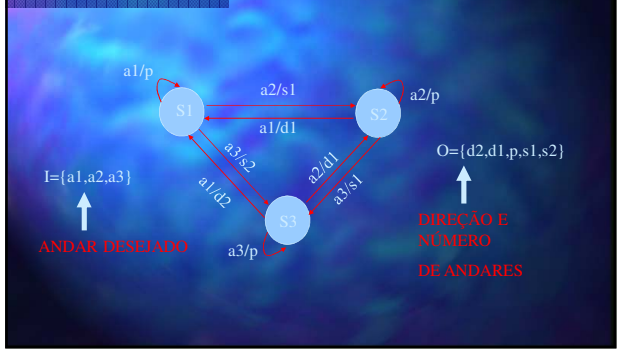
L(SM) = {a, aa, ba, aaa, aba, ...}

Duas Máquinas de Estados SM1 e SM2 são ditas equivalentes se L(SM1) = L(SM2)

Máquinas de Estados Finitos
Modelo Mealy



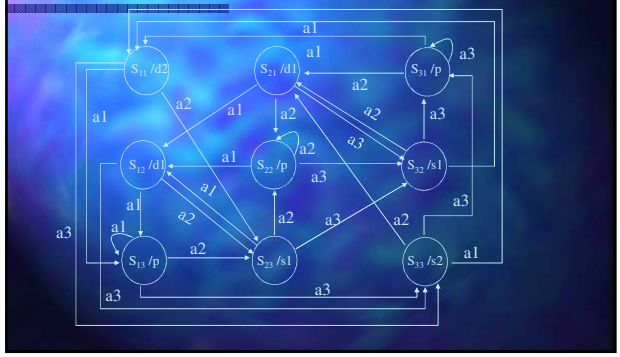
Máquinas de Estados Finitos
Modelo Mealy



Máquinas de Estados Finitos
Modelo Moore

- FSM= (S,I,O,f,h)
  - S – Conjunto de Estados
  - $s_0 \in$ S– Estado inicial
  - I – Alfabeto de entrada
  - O – Alfabeto de saída
  - f : S × I → S – Função de próximo estado
  - h: S → O – Função de saída

Máquinas de Estados Finitos
Modelo Moore



Máquinas de Estados Finitos

- Dificuldades na modelagem direta da concorrência.
  - Criação de processos
  - sincronização
- Impossibilidade de representação de sistemas com número infinito de estados.
- A análise de propriedades interessantes são decidíveis

Sistema de Transição Rotulado
(Labeled Transition System)

Sistema de Transição Rotulado

- TS = (S,s_0,L,tran)
  - S – Conjunto de Estados
  - s_0 – Estado inicial
  - L – Conjunto de rótulos
  - tran $\subseteq S \times L \times S$, normalmente indicada por $s \xrightarrow{a} s'$

Finite State Process

(FSP)

Modelando Processos

Modelos serão descritos por *Labelled Transition Systems* LTS.

Serão descritos textualmente através *finite state processes* (FSP)

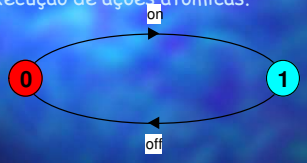
Ferramenta LTSA .

- LTS - forma gráfica
- FSP - forma algébrica

modelando processos

Um processo é a execução de programa seqüencial.

Modelaremos utlizando LTS que muda de estado pela execução de ações atômicas.



a light switch LTS

on→off→on→off→on→off→ .....

a seqüência de ações ou *trace*

FSP - Prefixação

Se x é uma ação e P um processo então (x-> P) descreve um processo que inicialmente executa a ação x e comporta-se exatamente como descrito pelo processo P.

```
ONESHOT = (once -> STOP).
```

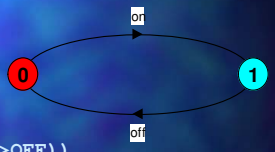
ONESHOT state machine

Convenção: ações começam com letras minúsculas e PROCESSOS com letras maiúsculas

FSP - Prefixação & Recursão

Comportamento Repetitivo - Usas-se recursão:

```
SWITCH = OFF,
OFF    = (on -> ON),
ON     = (off-> OFF).
```



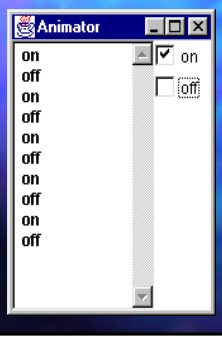
Forma mais sucinta:

```
SWITCH = OFF,
OFF    = (on ->(off->OFF)).
```

Outra vez:

```
SWITCH = (on->off->SWITCH).
```

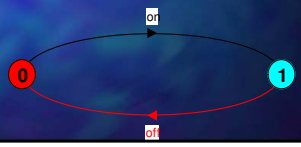
animação usando LTSA



O animador *LTSA* pode ser usado para produzir um *trace*.

Escolha das ações elegíveis.

.

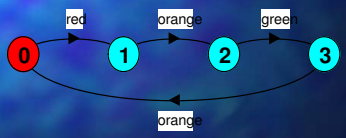


FSP - Prefixação

Modelo FSP de um semáforo :

```
TRAFFICLIGHT = (red->orange->green->orange -> TRAFFICLIGHT).
```

LTS gerado utilizando *LTSA*:



Trace:

red→orange→green→orange→red→orange→green …

FSP - Escolha

Se **x** e **y** são ações então **(x-> P | y-> Q)** descreve um processo que inicialmente executa **x** or **y**. Após a primeira ação ter ocorrido, o comportamento subseqüente é descrito po **P** se ta primeira ação foi **x** e **Q** se foi **y**.

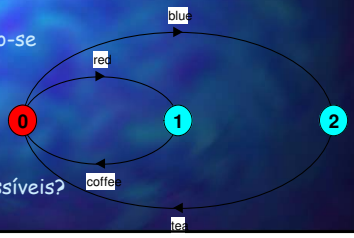
Quem o que fez a escolha ?

FSP - choice

Modelo FSP of uma máquina de venda :

```
DRINKS = (red->coffee->DRINKS
         |blue->tea->DRINKS
         ).
```

LTS gerado usando-se *LTSA*:

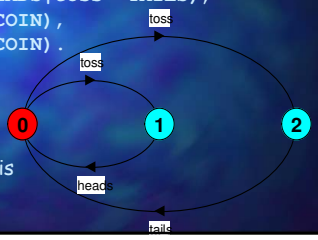


Quais são os *traces* possíveis?

Escolha Não-Determinística

Processo (x-> P | x -> Q) descreve um processo que executa **x** e então comporta-se como P ou Q.

```
COIN = (toss->HEADS|toss->TAILS),
HEADS= (heads->COIN),
TAILS= (tails->COIN).
```



Quais são os possíveis *traces*?

FSP - Processos e Ações Indexadas

buffer que recebe como entrada um valor entre 0 e 3 e então fornece como saída:

```
BUFF = (in[i:0..3]->out[i]-> BUFF).
```

Equivale a

```
BUFF = (in[0]->out[0]->BUFF
       |in[1]->out[1]->BUFF
       |in[2]->out[2]->BUFF
       |in[3]->out[3]->BUFF
       )
```

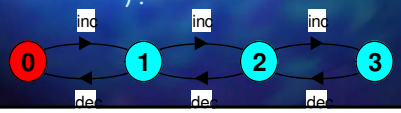
Ou através de parâmetros de processos com valor default:

```
BUFF(N=3) = (in[i:0..N]->out[i]-> BUFF).
```

FSP - Ações Guardadas

A escolha **(when B x -> P | y -> Q)** significa que quando a guarda **B** é verdadeira então as ações **x** e **y** são ambas elegíveis, caso contrário, se **B** is falso, então a ação **x** não pode ser escolhida.

```
COUNT  (N=3)      = COUNT[0],
COUNT[i:0..N] = (when(i<N) inc->COUNT[i+1]
                |when(i>0) dec->COUNT[i-1]
                ).
```



Sistema de Transição Rotulado

- Sejam dois processos concorrentes A e B
- Processo A{
  Enquanto C=T {
  e1
  e2
  }
  e3
  e5
  }

Processo B {
e4
e5
}

Sistema de Transição Rotulado

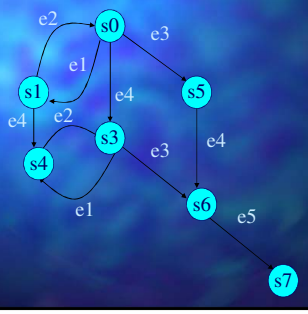
- Se A e B são dois processos, então (A||B) representa a execução concorrente de A e B.

Processo A =
(e1 -> e2 -> Process A)

Processo B =
(e4 -> e5 - Process B)

Process C = ((Process A || Process B) -> Process C)

Sistema de Transição Rotulado



Composição Paralela *Interleaving* de Ações

Se VERTV e CONVERSA são dois processos, então (VERTV||CONVERSA) representa a execução concorrente de VERTV e CONVERSA. O operador || é o operador de composição paralela.

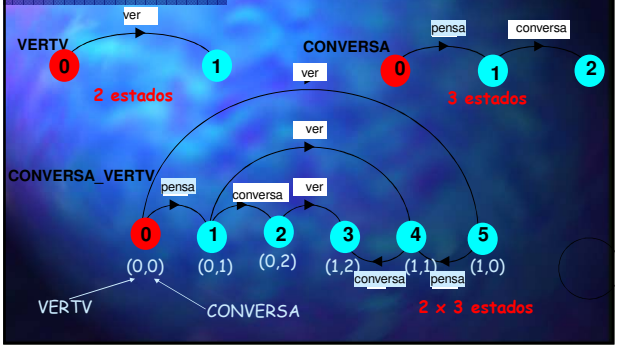
```
VERTV   = (ver->STOP).
CONVERSA = (pensa->conversa->STOP).

||CONVERSA_VERTV = (VERTV || CONVERSA).
```

pensa→conversa→ver
pensa→ver→conversa
ver→pensa→conversa

Os traces possíveis são resultados do *interleaving* de ações.

Composição Paralela *Interleaving* de Ações



Modelando Interações Ações Compartilhadas

Se processoes em uma composição têm ações em comum, estas ações são ditas compartilhadas.

Ações compartilhadas modelam as interações entre processos.

Enquanto ações não compartilhadas podem ser arbitrariamente *interleaved*, ações compartilhadas devem ser executadas ao mesmo tempo por todos os processos.

```
MAKER = (make->ready->MAKER).
USER  = (ready->use->USER).

||MAKER_USER = (MAKER || USER).
```

MAKER sincroniza-se com USER quando ready.

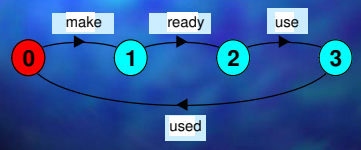
Modelando Interações Ações Compartilhadas

```
MAKERv2 = (make->ready->used->MAKERv2).
USERv2  = (ready->use->used ->USERv2).

||MAKER_USERv2 = (MAKERv2 || USERv2).
```

3 estados
3 estados

3 x 3 estados?



4 estados

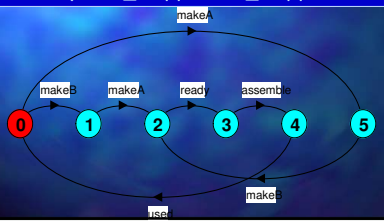
Interação restringe o comportamento global

Modelando Interações Múltiplos Processos

Sincronização Múltipla:

```
MAKE_A   = (makeA->ready->used->MAKE_A).
MAKE_B   = (makeB->ready->used->MAKE_B).
ASSEMBLE = (ready->assemble->used->ASSEMBLE).

||FACTORY = (MAKE_A || MAKE_B || ASSEMBLE).
```



Nomeação de Processo

a:P prefixa cada rótulo associado a uma ação do alfabeto P com a.

Duas instâncias de switch process:

```
SWITCH =  (on->off->SWITCH).
||TWO_SWITCH = (a:SWITCH ||
b:SWITCH).
```

Um array de instâncias do processo switch:

```
||SWITCHES(N=3) = (forall[i:1..N]
s[i]:SWITCH).
||SWITCHES(N=3) = (s[i:1..N]:SWITCH).
```

Nomeação de processo por um conjunto de rótulos prefixos

{a1,..,ax}::P substitui todo rótulo associado a uma ação no alfabeto de P com os rótulos a1.n,...,ax.n.

Posteriormente, toda ação (n->X) na definição de P será substituída pelas transições ({a1.n,...,ax.n} ->X).

```
RESOURCE = (acquire->release->RESOURCE).
USER = (acquire->use->release->USER).

||RESOURCE_SHARE = (a:USER || b:USER
                    || {a,b}::RESOURCE).
```

Rótulos Prefixados a Processos

Renomeação de Ações

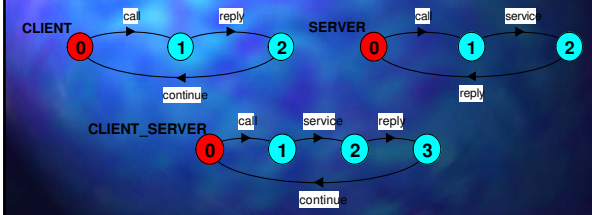
Funções de renomeação são usadas para mudar os nomes das ações. A forma geral é: */{newlabel_1/oldlabel_1,... newlabel_n/oldlabel_n}.*

O renomeação garante que processos compostos se sincronizarão em uma ação em particular.

```
CLIENT = (call->wait->continue->CLIENT).
SERVER = (request->service->reply->SERVER).
```

Renomeação de Ações

```
||CLIENT_SERVER = (CLIENT || SERVER)
                  /{call/request, reply/wait}.
```



Tornando Internas (hiding) as Ações- Abstração para Redução de Complexidade

Qunado apliado a um processo P, o operador hiding \{a1..ax} remove os nomes das ações a1..ax do alfabeto de P e torna estas ações *"silent"*. Estas ações são rotuladas por *tau*. Ações *Silent* em processos diferentes não são compartilhadas.

Algumas vezes é importante mostra as ações que não são *silents*.

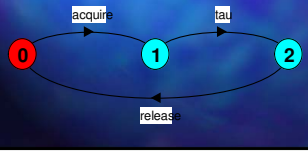
Quand aplicado ao processo P, o operador de interface @{a1..ax} esconde todas as ações exceto as presentes no conjunto a1..ax.

Tornando Internas (hiding) as Ações

As seguintes definições são equivalentes:

```
USER = (acquire->use->release->USER)
       \{use}.

USER = (acquire->use->release->USER)
       @{acquire,release}.
```



A minimização remove a ações *silents* produzindo um LTS com açõesobesrváveis.